



PMC-APN022

芯片烧录接线指南 - 在 PA5 引脚串联电阻

修订历史

修订	日期	描述
V001	2025/03/03	初版

芯片烧录接线指南–在 PA5 引脚串联电阻

- 文件版本：V001

- 适用芯片：

PMS150G / PMS152G / PMS154G / PMS134G

- 适用烧录软件版本：

PMS152G / PMS154G / PMS134G → FPPA IDE / Writer Ver1.02C4 之后版本

- 适用硬件烧录器型号：

PDK5S-P-003 / PDK5S-P-003B / PDK5S-P-003B2 / PDK5S-P-003C

1. 前言

针对部份芯片在半自动机台烧录时，其烧录过程有可能会受到半自动机台或是其他工作杂讯的干扰，进而使烧录良率下降、甚至出现 IC 在烧录过程中出现引脚被击穿烧坏的情况，本 APN 提供改善对策。

2. 说明和改善对策

以 PMS150G-S08 为例，为提升 IC 批量烧录的稳定性及可靠性，烧录前，请在 Writer 背后 JP2 的 PA5 引脚上串一个 100Ω 的电阻。连接方式参考图 1：

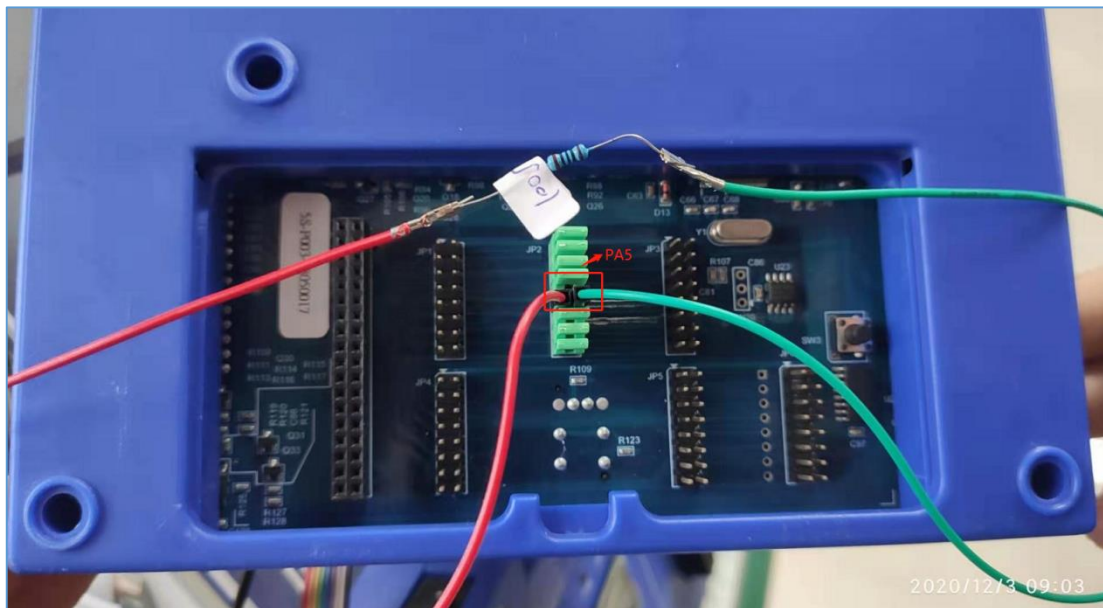


图 1、JP2 串接 100Ω 连接示意图

若烧录 U06 封装的 IC，请在 JP7 的 PA5 引脚处串一个 100Ω 的电阻，连接方式如图 2 所示：

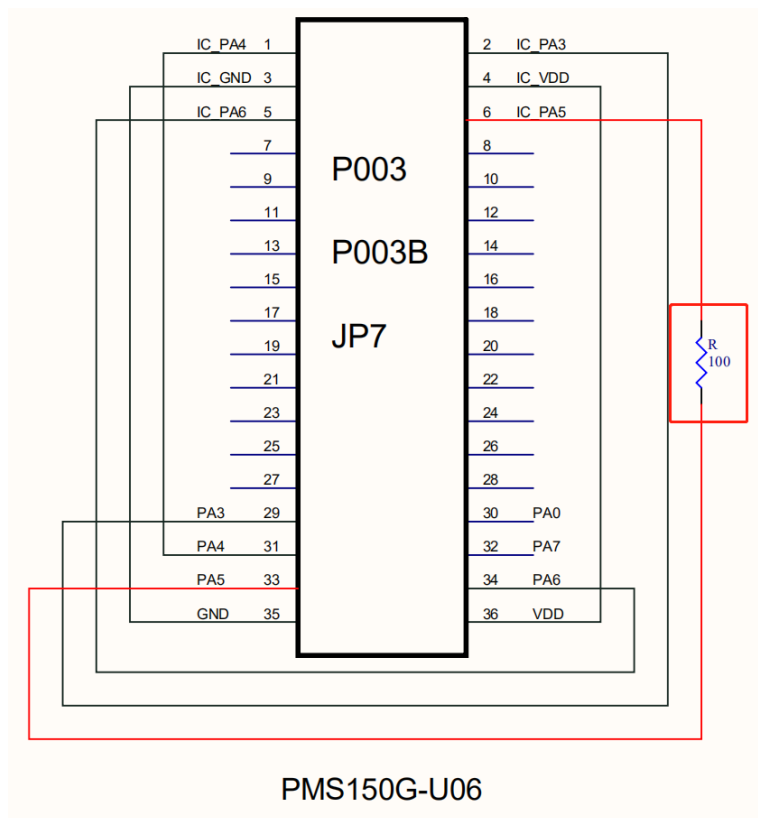


图 2、U06 封装 JP7 跳线板原理图

3. 适用烧录器型号

PDK5S-P-003、PDK5S-P-003B(x)及 PDK5S-P-003C 都必须按照上述方式串接电阻。

4. PDK 烧录檔下载提示说明

PMS150G / PMS152G / PMS154G / PMS134G 系列芯片在下载 PDK 烧录檔至烧录器硬件时，将会显示一个烧录讯号 PA5 需串接电阻的提示窗口，如下图所示。

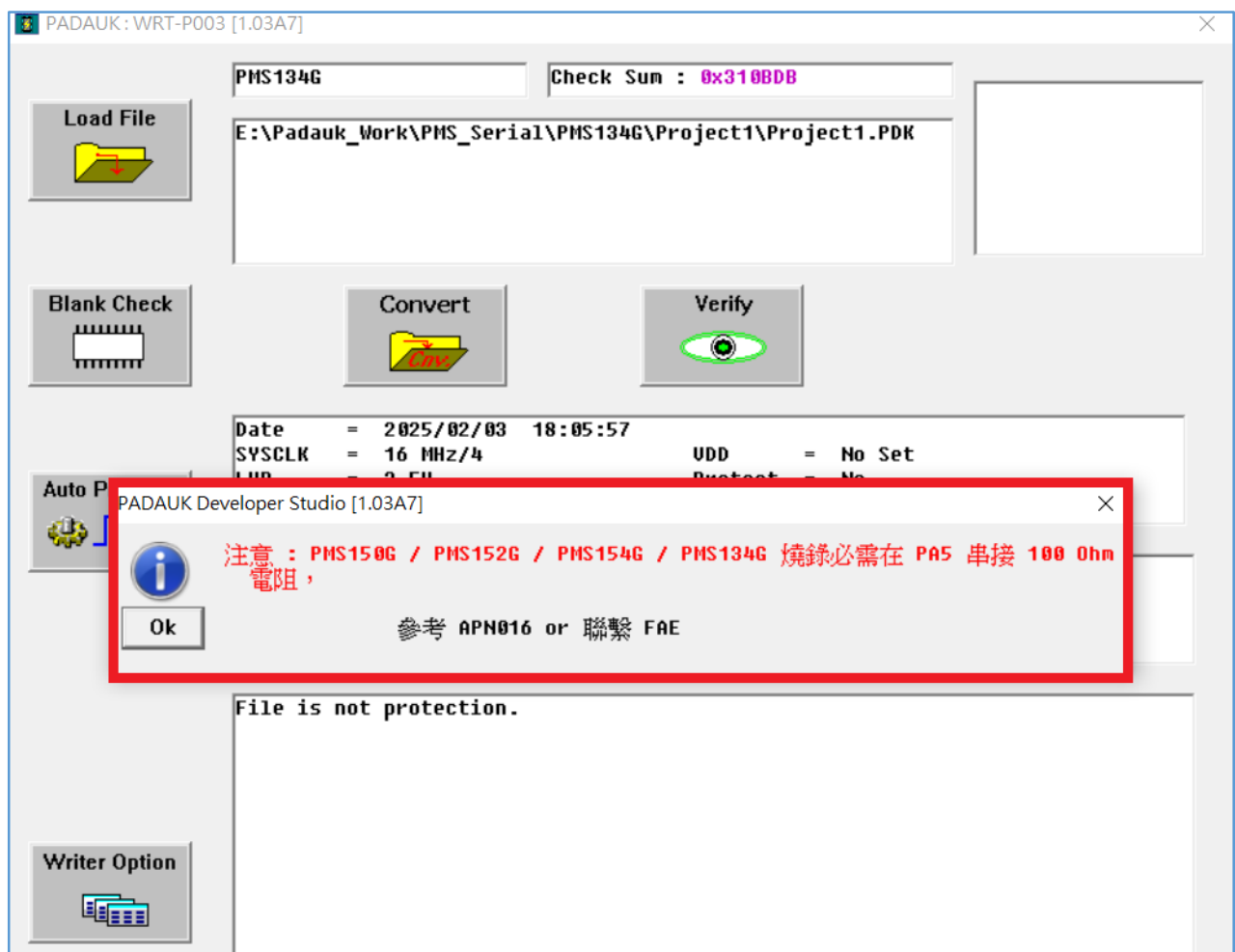


图 3、PDK 檔下载时烧录接线提示窗口

5. PMS150G-100R 烧录转接板

P-003B2 / P-003C 烧录器出厂皆有附一塊 PMS150G-100R 烧录转接板，此塊 PCBA 可適用於 PMS152G / PMS154G / PMS134G 大部份芯片封装做烧录。

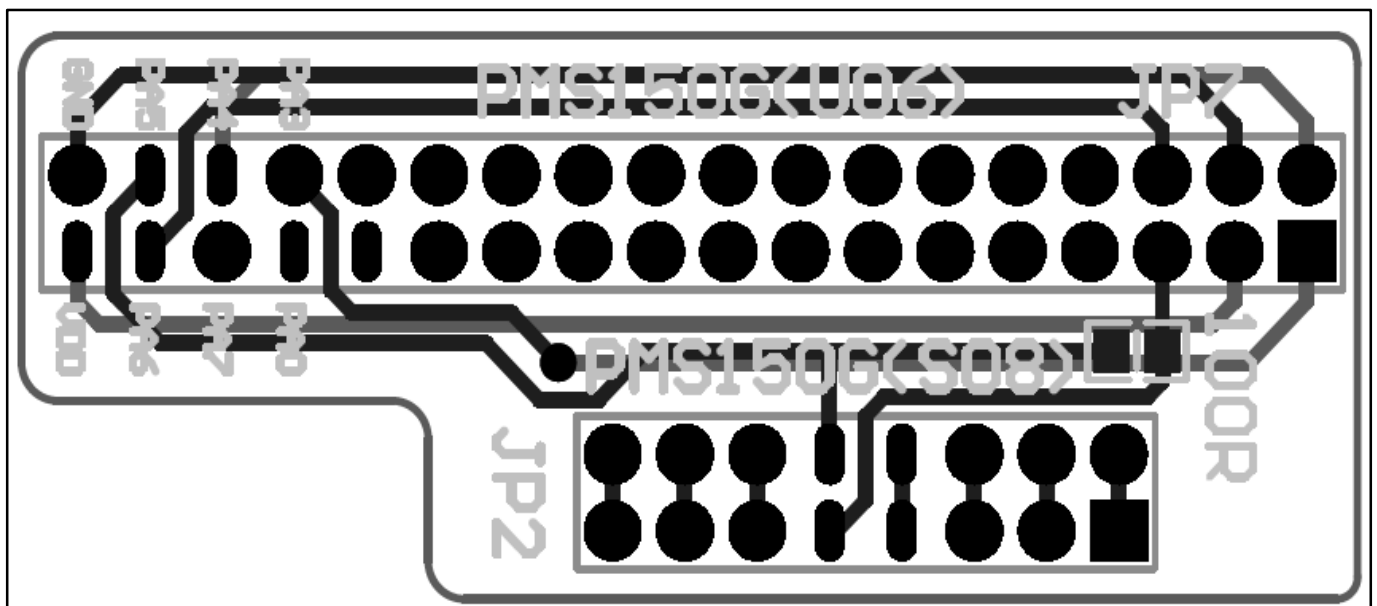


图 4、PMS150G-100R 烧录转接板 PCB 佈線圖



图 5、PMS150G-100R 烧录转接板

6. PMS150G-100R 烧录转接板适用芯片封装列表：

IC 編號	IC 封装	Jumper 轉接板	Socket 空格位數
PMS150G	S08	PMS150G-100R 烧录转接板 → JP2	Shift 4
	U06	PMS150G-100R 烧录转接板 → JP7	No Shift
PMS152G PMS154G	S16	PMS150G-100R 烧录转接板 → JP2	No Shift
	S14	PMS150G-100R 烧录转接板 → JP2	Shift 1
	M10	PMS150G-100R 烧录转接板 → JP2	Shift 3
	S08	PMS150G-100R 烧录转接板 → JP2	Shift 4
	U06	PMS150G-100R 烧录转接板 → JP7	No Shift
PMS134G	S16A/S14	PMS150G-100R 烧录转接板 → JP2	Shift 4

上述表格中的芯片封装皆可直接使用 PMS150G-100R 烧录转接板，其他封装引脚型式则需使用专用 JP7-100R 烧录转接板。专用 JP7-100R 烧录转接板可与我司 FAE 联络索取原理图及 PCB 文件。

若您在使用上有任何疑惑，请就近洽询我们的代理商，或与我们 fae@padauk.com.tw 联系。